Ltage jmc

?????? ???Error Amplifier???????Inverting Input???????Resistive Divider????Sampled??????????????Non-inverting Input??????????Vref? ?????IC????????(Bandgap Reference)??? ??????????????????????????????????????? ???

??? ??? ?????

?? ? ?????? PWM ??? ??? ???

LDO???????? ??? LDO ?????????????????????????????? FET?? 100mV ??????????????????????????? LDO?????????????????????????????? PNP??????????????????????????????????? 200mV ?????????? NPN ??????????????????? 2V ?????? LDO ?? NPN ?????????????????? LDO ? PNP????? ??? ??????? CMOS ????????????????????? CMOS??????????????????????? ON ????????????????????????????? ??? ??????????????

????????? ? ???

???????

??? line ?????

???? line ???????

???? (EMI) ?

??????????

??????????????????

???????????

????????????????????????????????

????????????

???

?????????????????

???????????

???????

????????

???????EMI)

????????

??????????????????? MOS ??

????????????????????????C1???????????????? C1 ????????? C2 ???????????????????????????? C2 ??????????????????????????????? C2 ??????????????? C2 ?? ??????????????????? 3/2????????????????????????????????????? National ???

????

????????????????????????????????? 5%??? 95% ???

??????????????????????????????????????? OFF?????????????? 5% ??????????????

?/????

??/??

???????

??? 5W ??